



SECRETARÍA DE ESTADO
DE TELECOMUNICACIONES
E INFRAESTRUCTURAS DIGITALES



Financiado por la
Unión Europea
NextGenerationEU

CONVOCATORIA DE AYUDAS PARA LA CREACIÓN DE CÁTEDRAS UNIVERSIDAD-EMPRESA (CÁTEDRAS CHIP), DESTINADAS A LA INVESTIGACIÓN Y DESARROLLO EN EL ÁREA DE MICROELECTRÓNICA, PARA LA DIFUSIÓN DEL CONOCIMIENTO Y LA FORMACIÓN EN EL MARCO DEL PLAN DE RECUPERACIÓN, TRANSFORMACIÓN Y RESILIENCIA EUROPEO-FINANCIADO POR LA UE-NEXT GENERATION.

Relación de proyectos con propuestas de resolución definitiva

| Número Expte. | Entidad Solicitante | Proyecto | Presupuesto financiable | Ayuda propuesta | Intensidad | Puntuación |
|----------------------|---------------------------------------|--|-------------------------|-----------------|------------|------------|
| TSI-069100-2023-0016 | UNIVERSIDAD POLITÉCNICA DE MADRID | Cátedra UPM- INDRA en microelectrónica (CAUPIME) | 4.201.038,72 € | 4.201.038,72 € | 100% | 96,16 |
| TSI-069100-2023-0010 | UNIVERSIDAD DE SANTIAGO DE COMPOSTELA | Cátedra Televés en Diseño Microelectrónico | 1.580.875,00 | 1.580.875,00 € | 100% | 92,41 |
| TSI-069100-2023-0001 | UNIVERSIDAD DE SEVILLA | USECHIP: Cátedra en Microelectrónica de la Universidad de Sevilla | 4.200.000,00 € | 4.200.000,00 € | 100% | 91,85 |
| TSI-069100-2023-0004 | UNIVERSIDAD DEL PAIS VASCO | SOC4SENSING - Diseño System-on-Chip con sensores especializados y formación asociada | 1.199.693,00 € | 1.199,693,00 € | 100% | 91,29 |

| | | | | | | |
|----------------------|----------------------------|---|----------------|----------------|------|-------|
| TSI-069100-2023-0003 | UNIVERSIDAD DE GRANADA | +QCHIP: Transformando la Industria de Semiconductores a través de la integración monolítica de Circuitos CMOS y Tecnologías Innovadoras | 1.338.333,00€ | 1.218.333,00€ | 91% | 86,39 |
| TSI-069100-2023-0012 | UNIVERSITAT DE VALÈNCIA | Cátedra de Materiales Avanzados para la Industria de Semiconductores y Circuitos Integrados | 5.076.634,16 € | 5.076.634,16 € | 100% | 85,93 |
| TSI-069100-2023-0011 | UNIVERSIDAD DE CANTABRIA | Cátedra Chip Cantabria | 387.150,00 € | 387.150,00 € | 100% | 79,76 |
| TSI-069100-2023-0005 | UNIVERSIDAD DEL PAIS VASCO | KATUTXIPI | 347.500,00 € | 347.500,00 € | 100% | 76,86 |



GOBIERNO
DE ESPAÑA

MINISTERIO
PARA LA TRANSFORMACIÓN DIGITAL
Y DE LA FUNCIÓN PÚBLICA

SECRETARÍA DE ESTADO
DE TELECOMUNICACIONES
E INFRAESTRUCTURAS DIGITALES

| | | | | | | |
|----------------------|-------------------------------------|---|----------------|----------------|------|-------|
| TSI-069100-2023-0009 | UNIVERSITAT POLITÈCNICA DE VALÈNCIA | Cátedra Internacional UPV-VaSiC de Diseño Microelectrónico, hacia el Campus Internacional de Semiconductores | 3.848.581,25 € | 3.848.581,25 € | 100% | 76,00 |
| TSI-069100-2023-0002 | UNIVERSITAT POLITÈCNICA DE VALÈNCIA | Cátedra chip fotónico de la Universitat Politècnica de València (Cátedra PIC- UPV) | 4.246.339,00 € | 4.246.339,00 € | 100% | 73,47 |
| TSI-069100-2023-0007 | UNIVERSIDAD DE VIGO | Acceso Abierto a Herramientas de testeo y caracterización de Chips Fotónicos y Electrónicos de Nueva Generación- NEXTCHIP | 4.737.227,00 € | 4.737.227,00 € | 100% | 71,08 |
| TSI-069100-2023-0008 | UNIVERSIDAD CARLOS III DE MADRID | Cátedra Universidad- Empresa EPIQ: Circuitos electrónicos y fotónicos Integrados para tecnologías cuánticas | 1.057.300,00 € | 1.057.300,00 € | 100% | 69,13 |
| TSI-069100-2023-0013 | UNIVERSIDAD DE MALAGA | MALAGA MICROELECTRONICS | 5.500.000,00 € | 5.500.000,00 € | 100% | 68,87 |
| TSI-069100-2023-0006 | UNIVERSIDAD CARLOS III DE MADRID | Tecnologías Avanzadas de Test, Ensamblaje y Encapsulado de Circuitos Integrados Electrónicos y Fotónicos- EPICPack | 3.066.500,00 € | 3.066.500,00 € | 100% | 67,18 |

| | | | | | | |
|----------------------|--------------------------------------|---|----------------|----------------|------|-------|
| TSI-069200-2023-001 | UNIVERSIDAD DE NAVARRA | Diseño Microelectrónico de Sensores Inalámbricos sin Batería | 296.852,27 € | 192.953,98 € | 65 % | 63,18 |
| TSI-069100-2023-0015 | UNIVERSITAT POLITÈCNICA DE CATALUNYA | Chips para Arquitecturas Avanzadas y Sistemas Fotónicos (CAASFO) | 3.761.798,45 € | 3.761.798,45 € | 100% | 62,20 |
| TSI-069100-2023-0014 | UNIVERSIDAD DE CASTILLA LA MANCHA | Cátedra Chip UCLM sobre Diseño de Sistemas Microelectrónicos basados en Arquitecturas Abiertas (DMA2) | 1.119.024,47 € | 1.119.024,47 € | 100% | 60,43 |

Madrid, 22 de abril de 2024